

⑩ 日本国特許庁 (J P) ⑪ 特許出願公開
⑫ 公開特許公報 (A) 昭63-30077

⑬ Int. Cl. 4 識別記号 庁内整理番号 ⑭ 公開 昭和63年(1988)2月8日
H 04 N 7/01

審査請求 未請求 発明の数 1 (全5頁)

⑮ 発明の名称 画像信号変換装置

⑯ 特願 昭61-173434
⑰ 出願 昭61(1986)7月23日

⑱ 発明者 石川 尚 神奈川県川崎市高津区下野毛770番地 キヤノン株式会社
玉川事業所内
⑲ 出願人 キヤノン株式会社 東京都大田区下丸子3丁目30番2号
⑳ 代理人 井理士 田中 常雄

明細書

1. 発明の名称

画像信号変換装置

2. 特許請求の範囲

画像信号に補間信号を挿入して高精細な画像信号を形成する画像信号変換装置であって、別フィールドの信号から補間信号を形成する第1の補間信号形成手段と、同一フィールド内から補間信号を形成する第2の補間信号形成手段と、フレーム間の動きを検出し、動き信号を発生するフレーム間動き検出手段と、少なくとも1フィールド以上前の動き検出信号を保持する保持手段とを具備し、現時点のフレーム間動き信号と、前記保持手段による動き信号とから、当該第1及び第2の補間信号形成手段の補間信号を選択することを特徴とする画像信号変換装置。

3. 発明の詳細な説明

(産業上の利用分野)

本発明は、テレビジョン信号等の画像信号のインタレース走査をノンインタレース走査に変換す

る装置に関する。

(従来の技術)

現行のNTSC等のインタレース方式の映像信号から高精細画像を得る方法として、1フィールドの走査線を例えば2倍にするノンインタレース方式が提案されている。

走査線を2倍にするには、走査線間の補間信号を如何にして作り出すかが問題であり、例えば、同一フィールドにおける騎り合う2ラインの平均値を補間信号に用いるフィールド内補間と、別のフィールドの対応する信号をそのまま補間信号として用いるフィールド間補間とを、画像の動きに応じて切り換える方式が提案されている。この方式では、物体画像の動き検出の精度が画質を左右する重要な要因となるが、一般には、前後フィールドの差信号(フレーム差分)に有意差が生じたかどうかで動きの有無を判定している。ところが、現フィールドでは動き領域であっても前後のフィールドの差信号に有意差が現れないことがあり、このような判定方法ではその場合に、二重像等の

著しい画質劣化が生じることがある。

この画質劣化を第6図及び第7図を参照して説明する。第6図の(1)～(4)は第7図の(1)～(4)に対応する。第6図及び第7図で、斜線部はフィールド内補間の選択を示している。今、フィールド*i*～*i*で(4)の位置に静止していた太線で示される物体画像が、フィールド*i*～*i*で(3)から(1)へ移動し、フィールド*i*～*i*で(4)の位置に静止したとする。このとき、前後フィールドの差信号により動き検出を行ったとすると、第6図のフィールド*i*の(1)、(3)で示される領域では、第7図の(1)、(3)のフレーム差分に有意差が生じるためフィールド内補間が選択されるが、(2)のフレーム差分には有意差が生じないので、動き領域であるにも関わらずフィールド内補間信号が選択され、第6図の(2)の領域には前フィールドの背景画像にあたる信号が補間されて二重像妨害が発生する。

この対策として、第8図に示すように、隣接するフィールドのフレーム間差信号の何れかに有意差が生じた場合を動きと判定する方法が提案され

とを目的とする。

〔問題点を解決するための手段〕

本発明に係る画像信号変換装置は、別フィールドの信号から補間信号を形成する第1の補間信号形成手段と、同一フィールド内から補間信号を形成する第2の補間信号形成手段と、フレーム間の動きを検出し、動き信号を発生するフレーム間動き検出手段と、少なくとも1フィールド以上前の動き検出手信号を保持する保持手段とを具備し、現時点のフレーム間動き信号と、前記保持手段による動き信号とから、当該第1及び第2の補間信号形成手段の補間信号を選択する様にいたるものである。

〔作用〕

上記手段により、本発明では、動き判定の結果を選択させ、動きのあるフィールドを確認しそれに応じてフィールド内及びフィールド間で補間信号を選択し、移動物体画像に追従するボケ画像や二重画像の発生を的確に防止出来る。

〔実施例〕

ている。即ち、第9図の(2)、(2')の何れかに有意差が生じた場合を動きと判定するのである。図示例では、(2')のフレーム差分に有意差が生じたため、第8図の(2)の領域は動きと判定され、フィールド内補間が選択され、二重像妨害が除去される。尚、第8図及び第9図で、斜線部はフィールド内補間の選択を示している。

〔発明が解決しようとする問題点〕

しかしながら、この方法では、第8図に示すように、フィールド*i*～*i*及びフィールド*i*～*i*は静止しているにも関わらず、広範囲にわたりフィールド内補間信号が選択されてしまう。これは、視覚上では移動物体画像の前後に追従する解像度の低い画像（所謂ボケ画像）として画面に現れ、動画像に不自然さを生じる。特に、移動物体画像の後を追尾するボケ画像は、*i*～*i*、*i*～*i*の2フィールドにわたるため、目につきやすい。また、背景が高精細な画像である程、劣化も顕著となる。

そこで、本発明は、この移動物体画像に追従するボケ画像を除去する画像変換装置を提示するこ

以下、図面を参照して、本発明を本発明の一実施例を用いて説明する。

第1図は本発明の第1の実施例のブロック図である。入力端子10に入力した画像信号x₁は、フィールド・メモリ12、14により1フレーム分遅延されてセレクタ16と減算器18に供給される。又、フィールド・メモリ12で1フィールド分遅延された信号x₂は、ライン・メモリ20、加算器22及び時間圧縮回路24に供給される。ライン・メモリ20は入力信号を1ライン分遅延させ加算器22に供給する。加算器22は補間走査線の上下ラインの和をとり、その和は、1/2係数回路25で1/2倍されてフィールド内補間信号x₃となってセレクタ16に入力する。

減算器18は入力信号x₁と1フレーム前の信号x₂との差をとり、その差信号は、絶対値回路26で絶対値x₄となって、比較回路28に入力する。比較回路28はフレーム差分絶対値x₄を閾値THと比較し、

$$x_4 > TH \text{ のとき } H^*.$$

$x_s \cdot \bar{x}_t$ のとき "L" を動き信号 S_s として補間選択回路 3 0 に出力する。補間選択回路 3 0 は、二重像妨害や移動物体に追従するボケの原因となる動き信号をキャンセルし、これらが生じない補間選択信号 S_s をセレクタ 1 6 に出力する。セレクタ 1 6 は、その補間選択信号 S_s に従いフィールド間補間信号 x_s とフィールド内補間信号 x_t の何れかを選択し、時間圧縮回路 2 4 に出力する。時間圧縮回路 2 4 は、原信号 x_s と補間信号 x_t のそれぞれの時間軸を $1/2$ に圧縮し、順次交互に出力端子 3 2 に供給する。

第 2 図は、補間選択回路 3 0 の具体的回路の構成例を示したものである。動き信号 S_s は 1 フィールド遅延回路 3 4 及び同 3 6 によりそれぞれ 1 フィールド分遅延される。AND 回路 3 8 は、動き信号 S_s と、遅延回路 3 4 及び同 3 6 により 2 フィールド分 (即ち 1 フレーム分) 遅延した信号 S_s' との論理積をとり、OR 回路 4 0 は、遅延回路 3 4 により 1 フィールド分遅延した信号 S_s と

AND 回路 3 8 の出力との論理和をとり、補間選択信号 S_s を端子 4 2 に出力する。移動物体画像に先行するボケ画像 (第 3 図のフィールド $i-1$ の斜線部) は、AND 回路 3 8 により除去され、二重像妨害 (第 6 図のフィールド i の α の領域) は、OR 回路 4 0 により除去される。

次に、移動物体画像に先行するボケ画像の AND 回路 3 8 による除去を、第 3 図を参照して説明する。第 3 図に示すように、フィールド $i-1$ 、 $i-1$ 、 $i+1$ の画面上同一位置に対応する信号をそれぞれ α 、 β 、 γ とし、フィールド $i-4$ 、 $i-2$ 、 i の対応する信号をそれぞれ α' 、 β' 、 γ' とする。フレーム差分 δ のみから動きを検出した場合、 α 、 β のどちらに動きが発生しても、フレーム差分には有意差が現れる。例えば、 α が静止で β が動きであった場合、フィールド i の補間信号として β が用いられるべきであるのに、 α の動きのためにフィールド内補間が選択され、移動物体画像の前のボケ画像になる。

そこで第 2 図の回路では、フレーム差分 δ を用

いてイの動きの有無を確認する。例えば、 α 、 β が共に静止で、 γ のみが動きであるとすると、フレーム差分 δ には有意差が現れず、フレーム差分 δ にだけ有意差が生じる。他方、 β が動きの場合は、フレーム差分 α 、 β の両方に有意差が生じる。即ち、フレーム差分に有意差が生じる場合を正論理にとると、補間に用いられる前フィールドの信号の動き M (動きを正論理とする) は、

$$M = \alpha \cdot \beta$$

となる。従って、補間選択信号 S_s は、二重像防止のためのフレーム差分 δ との論理和により、次式のようになる。

$$S_s = \alpha \cdot \beta + \delta$$

この選択信号に従い補間信号を切り換えることで、移動物体画像に先行するボケ画像を除去出来る。

また、移動物体画像の後を追従するボケ画像 (第 8 図のフィールド $i+2$ の斜線部) については、第 3 図の γ の動きを確認することによって、除去できる。例えば、 α 、 β が共に静止で γ のみが動きの場合は、フレーム差分 δ には有意差が生

じないが、 α が動きの場合にはフレーム差分 δ 、 δ の両方に有意差が生じる。そこで、補間選択信号 S_s' を次式のようにすればよい。

$$S_s' = \alpha \cdot \beta + \delta \cdot \bar{\gamma}$$

これを実現する補間選択回路を第 4 図に示す。

第 4 図において、動き信号 S_s は 1 フィールド遅延回路 5 0、5 2、5 4 により順次 1 フィールド分ずつ遅延されて、それぞれ信号 S_{s1} 、 S_{s2} 、 S_{s3} となる。これらの動き信号 S_{s1} 、 S_{s2} 、 S_{s3} 、 S_s は、それぞれ第 3 図の β 、 α 、 δ 、 γ に対応する。5 6 が NOT 回路、5 8、6 0 が AND 回路、6 2 が OR 回路であり、OR 回路 6 2 が端子 4 2 に上式の S_s' 、即ち補間選択信号 S_s を出力する。

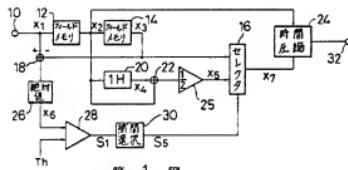
第 5 図は、動き信号 S_s に応じてフィールド間補間信号を適宜に切り換える本発明の第 2 実施例を示す。第 1 図と同じ部材には同じ符号を付した。以下、第 1 図とは異なる部分について説明する。加算器 7 0 は、入力信号 x_s と 1 フレーム前の映像信号 $x_{s'}$ の和をとり、その結果は、 $1/2$ 係

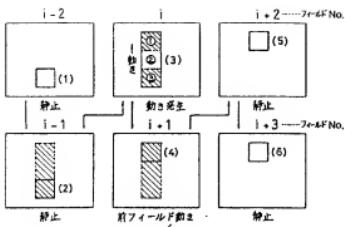
数回路 7-2 で 1/2 倍されてセレクタ 7-4 に印加される。セレクタ 7-4 は、動き信号 S₅ が "H" (フレーム差分 $x_s > T_h$) のときは前フィールドの信号 x_s を、動き信号 S₅ が "L" (フレーム差分 $x_s \leq T_h$) のときは前後フィールドの平均値 x_s を選択する。これにより、第 3 図に示すイヒウが共に静止の場合は、これらは平均値が補間信号として選択され、イが静止でウが動きの場合にはイの信号が補間信号として選択されることになる。前後フィールドの平均値を補間信号として用いた場合、S/N 比は五倍になるので、この適応処理により、走査線変換後の画像の S/N 比が向上するという効果がある。

(発明の効果)

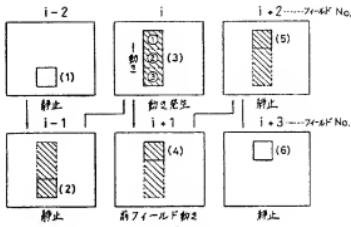
以上説明したように、本発明により、二重像妨害や、移動物体画像に追従する垂直解像度の低い画像(ボケ画像)を除去し、画質劣化のないノンインターレース画像を得ることができる画像変換装置を提示することができる。

4. 図面の簡単な説明

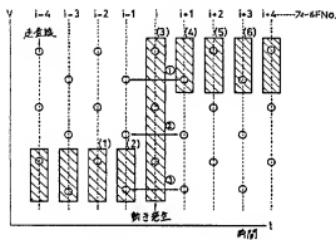




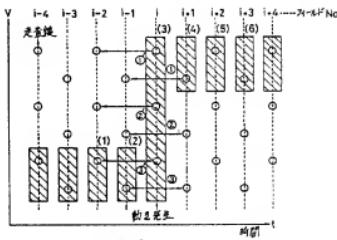
第 6 図



第 8 図



第 7 図



第 9 図

PICTURE SIGNAL CONVERTER

Publication number: JP63030077 (A)

Publication date: 1988-02-08

Inventor(s): ISHIKAWA TAKASHI

Applicant(s): CANON KK

Classification:

- **international:** **H04N7/01; H04N7/01;** (IPC1-7): H04N7/01

- **European:**

Application number: JP19860173434 19860723

Priority number(s): JP19860173434 19860723

Also published as:

JP2770300 (B2)

Abstract of JP 63030077 (A)

PURPOSE: To contrive to prevent the occurrence of a fogged picture or a duplicated picture in following to a mobile object picture by retarding the result of discriminating movement, confirming a moving field and selecting an interpolation signal within the field or between fields accordingly. **CONSTITUTION:** An picture signal x_1 is retarded by field memories 12, 14 by one frame and the result is fed to a selector 16 and a subtractor 18. Furthermore, a signal x_2 delayed from the signal x_1 by one field is fed to a line memory 20, an adder 22 and a time compression circuit 24. The adder 22 sums upper and lower lines of interpolation scanning lines, and the sum is fed to a 1/2 coefficient circuit 25, from which an in-field interpolation signal x_5 is inputted to the selector 16. The subtractor 18 takes difference between the input x_1 and a signal x_3 before one frame, and the result is given to an absolute value circuit 26, from which an absolute value x_6 is inputted to a comparitor circuit 28. The comparitor circuit 28 compares a frame difference absolute value x_6 with a threshold value T_h and gives an output to an interpolation selection circuit 30 as a movement signal S_1 . An interpolation selection signal S_5 cancelling the movement signal being a cause to a fog is outputted to the selector 16, either signal x_3 or the signal x_5 is selected, the time compression circuit 24 compresses the time axis of the original signal x_2 and an interpolation signal x_7 by 1/2 and gives an output alternately and sequentially.

